

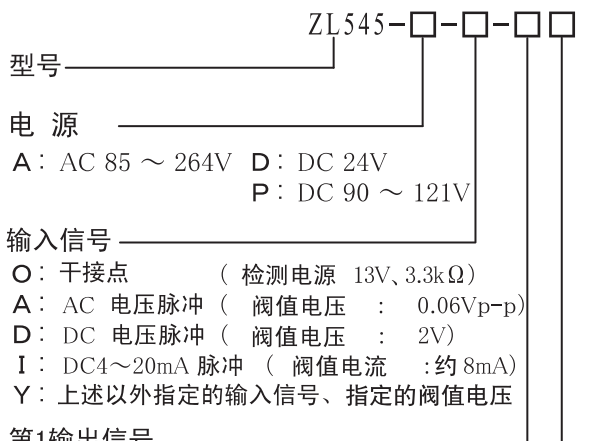
规格书 型号: ZL545
端子型 双输出频率信号隔离变换器



概要

各种频率输入, 单输出/双输出的频率信号隔离变换器, 标准DIN导轨安装。

型号与附码



- A: 4 ~ 20mA DC 1 : 0 ~ 10mV DC
- D: 0 ~ 20mA DC 2 : 0 ~ 100mV DC
- Z: 指定电流信号 3 : 0 ~ 1V DC
- 4 : 0 ~ 10V DC
- 5 : 0 ~ 5V DC
- 6 : 1 ~ 5V DC
- 3W: ± 1V DC
- 4W: ± 10V DC
- 5W: ± 5V DC
- 0 : 指定电压信号

第2输出信号
和第1输出信号的编码相同

- ☞ 如果第一输出选择电流, 第二输出可以选择电压输出
- ☞ 如果两个输出都选择4~20mA, 则每通道的输出负载可达350欧姆

附加代码

未记入: 无

订货时指定事项

■ 型号与附码

(例) ZL545-A-DA6 (0~850Hz)

特定的输入和输出范围 (代码 Y, Z, 0)



规格

● 电源部分

电源允许范围 AC85~264V(47~63Hz 额定100V、240V)
DC24V±10%
DC90~121V(额定110V)
电源电压变动的影响为±0.1%以内

电源保险丝 160mA

最大消耗电量

电源	AC100V	DC24V	DC110V
1 输出型	2.0VA 以下 / 55mA 以下 / 20mA 以下		
2 输出型	2.0VA 以下 / 60mA 以下 / 20mA 以下		

● 输入部分

输入电阻

电压输入型(DC) 通电时: 1MΩ以上 (停电时: 10KΩ以上)
电流输入型(DC) 250Ω (4~20mA: 标准)

输入允许电压

DC 电压输入型 30V DC max. 连续
DC 电流输入型 40mA DC max. 连续
AC 电压输入型 200Vp-p AC (0V±100V) max. 连续

输入脉冲偏差 20μsec 以上

负荷比率 40~60%

制造许可范围

	AC 电压脉冲	DC 电压脉冲
输入范围	-300~300V	0~300V
输入量程	0.1~600Vp-p	1~300V
输入零点偏置	—	0~+300%
阈值电压	50mVp-p 以上	Hi-Lo 幅 0.2V 以上
输入频率	0~20Hz 到 0~20kHz 范围内	
(例) 10~15V⇒	输入量程 5V, 零点偏置 200%	

● 输出部分

最大输出负载

电压输出(DC) 1V 量程 以上 2mA 以下
10mV 10kΩ 以上
100mV 100kΩ 以上

电流输出(DC) 4~20mA 1 输出 750Ω 以下
4~20mA 2 输出 各350Ω 以下

零点调整范围 约满量程的±5% (变换器前面板的电位器调整)

量程调整范围 约满量程的±5% (变换器前面板的电位器调整)

制造许可范围

	电流信号	电压信号
输出范围(DC)	0~20mA	-10~10V
输出量程(DC)	4~20mA	10mV~20V
输出零点偏置	0~100%	-100~100%

(例 1) 4~20mA⇒ 输出量程 16mA, 零点偏置 25%

(例 2) -1~4V ⇒ 输出量程 5V, 零点偏置 -20%

● 标准性能

变换精度	±0.3%/F.S.以内、 波纹系数:0.2%p-p/F.S.以内 (10%以上输入时)(25°C±5°C)
温度特性	每10°C温度变化影响满度的±0.2%以内
响应时间	
输入频率	(0~90%)@100%
20Hz	8sec 以下
200Hz	1sec 以下
2kHz	500msec 以下
20kHz	500msec 以下
C M R R	100dB 以上(500V AC, 50/60Hz)
信号绝缘	输入-第1输出-第2输出-电源-大地各间绝缘
绝缘电阻	100MΩ 以上(@500V DC) 输入-第1输出-第2输出-电源-大地各间
隔离强度	输入-(第1输出、第2输出)-(电源、大地)各间:2000V AC 1分钟 电源-大地间:2000V AC 1分钟 第1输出-第2输出间:500V AC 1分钟
S W C 对策	ANSI/IEEE C37.90.1-1989
工作环境	温度:-5~55°C 湿度:5~90%RH
保存温度	-10~60°C

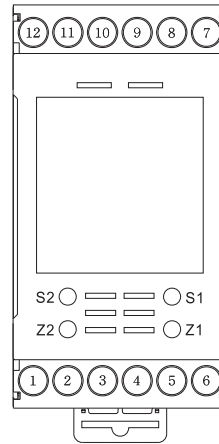
● 安装·外形尺寸

安装方法	DIN导轨安装
接线方法	M3.5 端子接线
允许扭距	0.8~1[N·m]
外形尺寸	W49.8×H102.0×D40.0mm
重量	140g 以下

● 材 质

外壳	ABS 树脂(UL-94V-0)
底板	(FR-4:UL-94V-0)
防潮处理	HumiSeal 1A27NS

端子分布图



①	+ OUTPUT 2
②	- OUTPUT 2
③	N. C
④	P(+)
⑤	N(-)
⑥	GND
⑦	+ INPUT
⑧	- INPUT
⑨	N. C
⑩	N. C
⑪	+ OUTPUT 1
⑫	- OUTPUT 1

原 理 图

